

СПЕЦИФИКАЦИЯ ЗАВОДСКИХ НАСТРОЕК МОДУЛЕЙ НА БАЗЕ 1892ВМ14Я

Версия v3.1

01.11.2019

ОГЛАВЛЕНИЕ

1	О документе	3
2	Реализация хранения	4
2.1	Требования к аппаратуре	4
2.2	Состояния блока настроек	4
2.3	Размещение блока настроек	5
2.4	Содержание блока настроек	5
2.5	Формат блока настроек	5
3	Приложение А. Примеры технологических операций	7
3.1	Первичная прошивка заводских настроек	7
3.2	Перепрошивка заводских настроек	7

1. О ДОКУМЕНТЕ

Документ описывает реализацию хранения заводских настроек в энергонезависимой флеш-памяти для модулей на базе 1892ВМ14Я. Реализация может быть применима к модулям Салют-ЭЛ24Д1, Салют-ЭЛ24Д2, Салют-ЭЛ24ОМ с установленным модулем Салют-ЭЛ24ПМ.

Заводские настройки — набор параметров, прошиваемых производителем аппаратуры. Заводские настройки используются для установки уникальных идентификаторов экземпляров аппаратуры и идентификаторов моделей аппаратуры. Наличие заводских настроек позволяет унифицировать программное обеспечения для различных моделей аппаратуры.

Для технологичности производства аппаратуры первая запись заводских настроек не должна требовать аппаратного вмешательства.

Перезапись заводских настроек не должна быть возможна без аппаратного вмешательства.

2. РЕАЛИЗАЦИЯ ХРАНЕНИЯ

2.1 Требования к аппаратуре

Блок заводских настроек (далее — блок настроек) хранится в микросхеме энергонезависимой флеш-памяти модуля. Флеш-память подключается к 1892ВМ14Я по интерфейсу SPI. Микросхема памяти должна поддерживать аппаратную защиту отдельных секторов. Схемотехника подключения микросхемы памяти представлена на рисунке 2.1. Обозначения: *CH1* — запаиваемая перемычка, *W#* — пин аппаратной защиты микросхемы памяти, *Vcc* — питание памяти, *R* — резистор, подтягивающий к нулевому уровню *W#*. При изготовлении модуля перемычка *CH1* не запаивается.

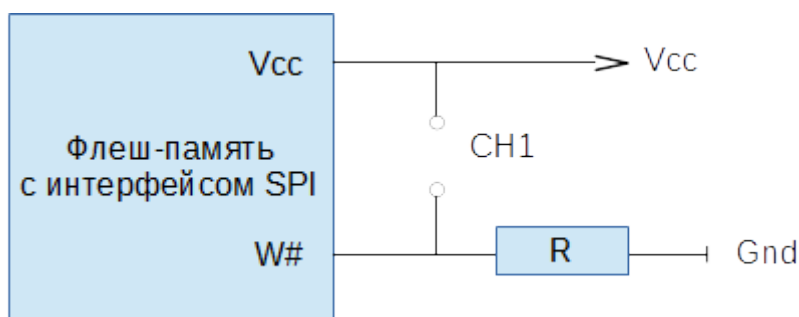


Рисунок 2.1. Схематехника подключения микросхемы флеш-памяти с интерфейсом SPI

2.2 Состояния блока настроек

На рисунке 2.2 представлена диаграмма состояний блока настроек. Двойным кругом представлено состояние по умолчанию после монтажа компонентов модуля.

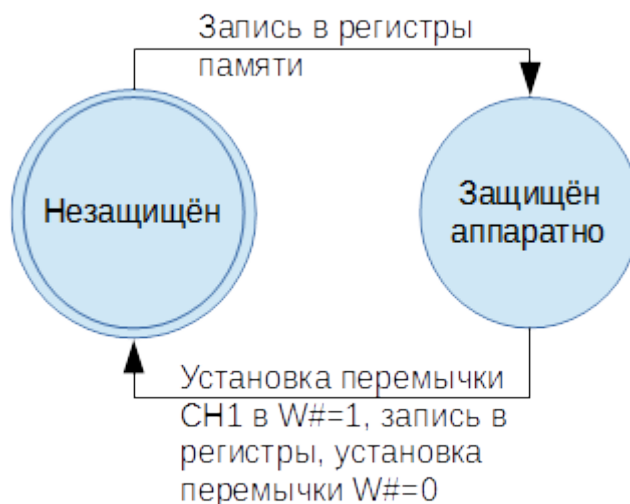


Рисунок 2.2. Диаграмма состояний блока настроек

Состояния блока настроек:

- **незащищен** — на пин памяти *W#* подаётся низкий уровень, значения регистров аппаратной защиты памяти — по умолчанию;
- **защищён аппаратно** — на пин памяти *W#* подаётся низкий уровень, в регистрах аппаратной защиты сектора включена защита.

2.3 Размещение блока настроек

Блок настроек хранится в начале последнего сектора флеш-памяти. Размер блока определяется автоматически и равен размеру сектора флеш-памяти.

2.4 Содержание блока настроек

Логическое представление данных в блоке — [ассоциативный массив](#)¹. Ключи и значения массива являются строками.

Ключи массива должны иметь префикс `factory_` и не должны пересекаться со множеством стандартных переменных U-Boot.

Обязательные элементы массива блока настроек:

- `factory_eth_mac` — Ethernet MAC-адрес модуля. Октеты MAC-адреса разделяются символом двоеточия;
- `factory_serial` — серийный номер модуля;
- `factory_model` — модель модуля (например, `elvees,salute-el24d1-r1.3` для модуля Салют-ЭЛ24Д1 r1.3).

2.5 Формат блока настроек

Блок настроек форматируется как секция окружения U-Boot с отключенной избыточностью. Описание секции `ubootsection` в формате EBNF:

```
ubootsection ::= crc32 array tail
array        ::= (key '=' value '\0')*
tail         ::= ('\0')*
```

Описание элементов `ubootsection`:

- `crc32` — 32-битное значение [CRC32](#)² рассчитанное для данных `array` и `tail`.
- `array` — сериализованный ассоциативный массив. Порядок элементов массива неопределён. Символ `\0` в ключах и значениях запрещён. Пример `array`:

```
<key1>=<value1>\0<key2>=<value2>...<keyN>=<valueN>\0
```

¹ https://ru.wikipedia.org/wiki/Ассоциативный_массив

² https://en.wikipedia.org/wiki/Cyclic_redundancy_check

- *tail* — заполнение символами $\backslash 0$ до размера `BLOCK_SIZE-4`, где `BLOCK_SIZE` — размер блока настроек. Заполнение выполняется после расчёта сериализованного массива *array*.

3. ПРИЛОЖЕНИЕ А. ПРИМЕРЫ ТЕХНОЛОГИЧЕСКИХ ОПЕРАЦИЙ

3.1 Первичная прошивка заводских настроек

Перед проведением технологической операции модуль должен быть прошит загрузчиком U-Boot.

Шаги технологической операции:

1. Собрать стенд прошивки: модуль, блок питания модуля, кабель USB-UART, ПК.
2. Перевести модуль в режим загрузки с SPI для загрузки U-Boot.
3. Запустить технологическое ПО на ПК для прошивки заводских настроек.
ПО выполняет ожидание загрузки модуля в течение таймаута. ПО автоматически или по ответу оператора устанавливает значения заводских настроек.
4. Подать питание на модуль.
5. Дождаться уведомления от технологического ПО о завершении прошивки.
6. Выключить питание модуля.

3.2 Перепрошивка заводских настроек

Шаги технологической операции:

1. Запаять перемычку *CH1* на модуле.
2. Выполнить операцию *Первичная прошивка заводских настроек*.
3. Выпаять перемычку *CH1* на модуле.